

	<b>L #</b>	<b>Hit</b>	<b>S arch T xt</b>	<b>DB</b>
<b>1</b>	<b>L1</b>	<b>3999</b>	<b>(361/91.1,767,768,769,770,771,777,778,779,782,783,784,785,790,791,803).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>2</b>	<b>L2</b>	<b>4520</b>	<b>(257/664,691,698,700,723,724,728,786).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>3</b>	<b>L3</b>	<b>1525</b>	<b>(333/33,247).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>4</b>	<b>L4</b>	<b>1806</b>	<b>324/765.ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>5</b>	<b>L5</b>	<b>370</b>	<b>(363/144,146,147).ccls.</b>	<b>USP AT; US-P GPU B</b>
<b>6</b>	<b>L6</b>	<b>1156 2</b>	<b>1 2 3 4 5</b>	<b>USP AT; US-P GPU B</b>
<b>7</b>	<b>L7</b>	<b>1430</b>	<b>6 and @pd&gt;=20020615</b>	<b>USP AT; US-P GPU B</b>

	<b>L #</b>	<b>Hit</b>	<b>S ar h Text</b>	<b>DBs</b>
<b>8</b>	<b>L8</b>	<b>571</b>	<b>7 and pin\$1</b>	<b>USP AT; US-P GPU B</b>
<b>9</b>	<b>L9</b>	<b>78</b>	<b>8 and (interposer\$1 adapter\$1)</b>	<b>USP AT; US-P GPU B</b>
<b>10</b>	<b>L10</b>	<b>493</b>	<b>8 not 9</b>	<b>USP AT; US-P GPU B</b>
<b>11</b>	<b>L11</b>	<b>859</b>	<b>7 not 8</b>	<b>USP AT; US-P GPU B</b>
<b>12</b>	<b>L12</b>	<b>439</b>	<b>11 and power</b>	<b>USP AT; US-P GPU B</b>
<b>13</b>	<b>L13</b>	<b>420</b>	<b>11 not 12</b>	<b>USP AT; US-P GPU B</b>